

中華民國專利證書

發明第 I 756136 號

發明名稱：電源雜訊抑制電路

專利權人：國立臺灣大學

發明人：吳宗霖、黃莉晴

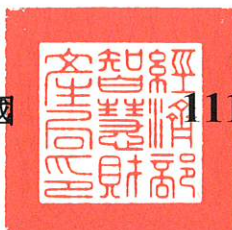
專利權期間：自 2022 年 2 月 21 日至 2041 年 5 月 31 日止

上開發明業經專利權人依專利法之規定取得專利權

經濟部智慧財產局局長

洪淑敏

中華民國



111

年

2

月

21

日

