

中華民國專利證書

發明第 I 365597 號

發明名稱：三絞線式電路佈局架構之微型化雙平衡式混波器電路

專利權人：國立臺灣大學

發明人：郭哲均、王暉

專利權期間：自2012年6月1日至2028年9月29日止

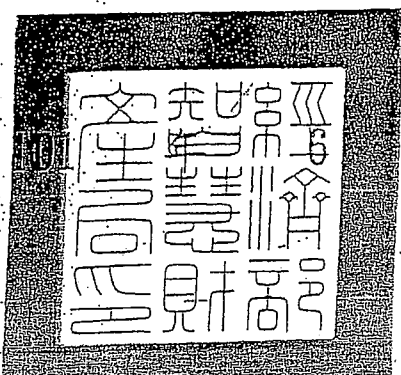
上開發明業經專利權人依專利法之規定取得專利權

經濟部智慧財產局

局長

王美花

中華民國



月 1 日