

中華民國專利證書

發明第 I 413462 號

發明名稱：鑲嵌式多層電路板及雜訊抑制方法

專利權人：國立台灣大學

發明人：吳宗霖、黃俊翔

專利權期間：自 2013 年 10 月 21 日至 2030 年 8 月 26 日止

上開發明業經專利權人依專利法之規定取得專利權

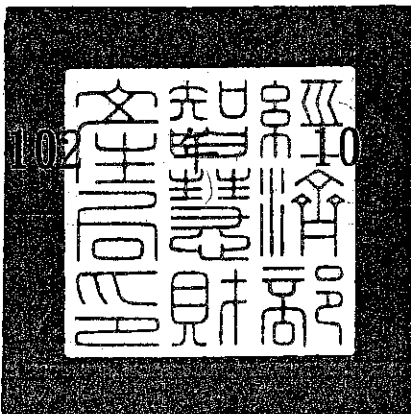
經濟部智慧財產局

局長

王美花

中華民國

102



月 21 日

注意：專利權人未依法繳納年費者，其專利權自原繳費期限屆滿後消滅。